



معاونت آموزشی و تحصیلات تکمیلی
اداره نظارت، ارزیابی و تضمین کیفیت

نام درس: معماری کامپیوتر

تعداد واحد: ۲

مدرس: نوراسادات موسوی

دروس پیشیناز (مطابق سرفصل وزارت عتف): مدار منطقی

زمان دقیق آزمون میان ترم: ۹۸/۲/۱ و امتحان به صورت کتبی تشکیل می شود.

شیوه ارزیابی

۱۰٪	۲	تمرین های کلاسی و آخر فصل
۵	۱	فعالیت موثر کلاسی
۲۵	۵-۶	میان ترم و کوییز
۲,۵	۰,۵	فعالیت تحقیق
۲,۵	۰,۵	فعالیت پروژه
۵۰-۵۵	۱۰-۱۱	پایان ترم

جدول زمانبندی درس

موضوع درس	شماره هفته*
یادآوری (فصل ۱-۴ کتاب موريس مانو)	۱
یادآوری (فصل ۱-۴ کتاب موريس مانو)	۲
عملیات نقل و انتقال ثباتها (مفاهیم)	۳
عملیات نقل و انتقال ثباتها (مفاهیم)	۴
عملیات نقل و انتقال ثباتها (طراحی)	۵
عملیات نقل و انتقال ثباتها (طراحی)	۶
اصول تشکیلات و طراحی کامپیوتر (مفاهیم اولیه)	۷
اصول تشکیلات و طراحی کامپیوتر (کنترل - زمان بندی)	۸
اصول تشکیلات و طراحی کامپیوتر (طراحی)	۹
واحد پردازش مرکزی-مقدمه- ثبات	۱۰
واحد پردازش مرکزی(ثبات -استک- فرمت دستورالعمل)	۱۱
واحد پردازش مرکزی (فرمت دستورالعمل)	۱۲
مدهای آدرس دهی	۱۳
موازات (مفاهیم- مساله)	۱۴
خط لوله (مفاهیم مساله)	۱۵
بازدهی	۱۶

منابع و مآخذ

1. Computer system Architecture (M. Morris Mano)
2. Computer system Architecture (Peterson)

نکته: منابع معرفی شده به همراه ترجمه در اینترنت نیز در دسترس است.