



معاونت آموزشی و تحصیلات تکمیلی
اداره نظارت، ارزیابی و تضمین کیفیت

نام درس: معماری کامپیوتر

تعداد واحد: ۳

مدرس: نوراسادات موسوی

دروس پیشیناز (مطابق سرفصل وزارت عتف): مدار منطقی

زمان دقیق آزمون میان ترم: ۹۸/۲/۱ و امتحان به صورت کتبی تشکیل می شود.

شیوه ارزیابی

| | | |
|-------|-------|---------------------------|
| ۱۰٪ | ۲ | تمرین های کلاسی و آخر فصل |
| ۵ | ۱ | فعالیت موثر کلاسی |
| ۲۵ | ۵-۶ | میان ترم و کوییز |
| ۲,۵ | ۰,۵ | فعالیت تحقیق |
| ۲,۵ | ۰,۵ | فعالیت پروژه |
| ۵۰-۵۵ | ۱۰-۱۱ | پایان ترم |

جدول زمانبندی درس

| موضوع درس | شماره هفته* |
|--|-------------|
| ارزیابی سیستم های کامپیوتری (مفاهیم- مساله) | ۱ |
| ارزیابی سیستم های کامپیوتری (مساله)- عملیات نقل و انتقال ثبات ها | ۲ |
| عملیات نقل و انتقال ثبات ها | ۳ |
| عملیات نقل و انتقال ثبات ها | ۴ |
| اصول تشکیلات و طراحی کامپیوتر (مفاهیم اولیه) | ۵ |
| اصول تشکیلات و طراحی کامپیوتر (کنترل - زمان بندی) | ۶ |
| اصول تشکیلات و طراحی کامپیوتر (طراحی) | ۷ |
| واحد پردازش مرکزی-مقدمه- ثبات | ۸ |
| واحد پردازش مرکزی(ثبات -استک- فرمت دستورالعمل) | ۹ |
| واحد پردازش مرکزی (فرمت دستورالعمل) | ۱۰ |
| مدهای آدرس دهی | ۱۱ |
| موازات (مفاهیم) | ۱۲ |
| موازات (مساله) | ۱۳ |
| خط لوله (مفاهیم) | ۱۴ |
| خط لوله (مساله) | ۱۵ |
| بازدهی | ۱۶ |

منابع و مآخذ

1. Computer system Architecture (M. Morris Mano)
2. Computer system Architecture (Peterson)

نکته: منابع معرفی شده به همراه ترجمه در اینترنت نیز در دسترس است.